# HCQ0P HCQ1P

2025 3

20 HCQ0P-1200-D4( Q0P) HCQ1P-1300-D4( Q1P)



3 10 3 20 4 20 6 20

Q0P Q1P Q0-1100 Q1-1200,

1 1.5

2 Q1P Q1

3 Q0P Q0 16 16 8

8

4 Q0P Q1P 1 Ethercat

5

6 HCQX-D4

7 BD 1 TYPE-C 2 485 1 SD



HCQ0P-1200-D4



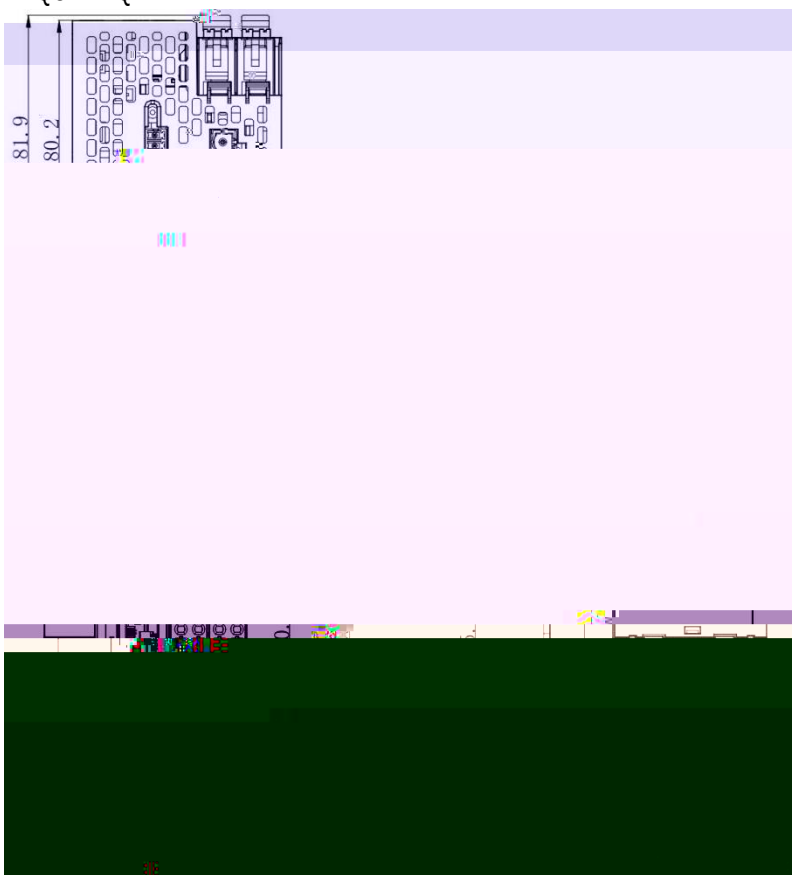
HCQ1P-1300-D4

| 型号 | HCQ0P-1200-D4 | HCQ1P-[illegible]00-D4 |
|---|---|---|
| 处理器 | ARM | |
| 程序容量 | 128M | |
| 用户数据容量 | 128M | |
| 掉电保持容量 | 1M | |
| 最小扫描周期 | 1ms | 1ms |
| 控轴能力 | EtherCAT：8轴<br>脉冲：8轴 | Ether[illegible]<br>脉冲：8轴 |
| [illegible] | [illegible]入，16点高速输出 | |
| 串口 | 2*RS485：支持Modbus RTU 主[illegible] | |

1

2 13206901083

Q0P Q1P




!

2025 3 4